

SVP-01-U FPGA のリリースノート

2023/03/30

NetVision

1 概要

この資料では、弊社 SVP-01-U の FPGA (UVC モード、DisplayPort モード、Updater モード) のバージョンアップ内容について記述します。

2022 年以前のバージョンアップ履歴や上記以外の基板については、基板付属 CD-ROM 内のドキュメント等を参照してください。

2 バージョンアップ履歴 (UVC モード)

v1.00	22/08/04
内容： 初回リリース版 (SVM-03 及び SVI-09 両ボード UVC 版の後継機として)	
v1.03	22/09/06
内容： フレームメモリとのメモリアンターフェースにおいて、温度ドリフト補正機能を調整しました。 CH4 49pin 3.3 出力が無効になっていた問題を修正しました。 HSYNC 信号が Active の時に VSYNC 信号が遷移した場合でも、1 フレーム中の各ラインの横幅が変動しないよう調整しました。	
v1.05	23/03/13
内容： CN11、CN12 コネクタを使用した、複数ボード間の同期映像取り込みに対応しました。 CN4 9pin からフレーム同期信号 (FSYNC) を出力できるように対応しました。	
v1.06	23/03/27
内容： Embedded Sync (BT. 656) 設定時に、SAV/EAV コードの Field Bit が 0 だけの場合の映像取り込みに対応しました。	

3 バージョンアップ履歴 (DisplayPort モード)

v1.00	22/08/04
内容： 初回リリース版（SVM-03 ボード HDMI 版の後継機として、モニタ出力を HDMI から DisplayPort に変更）	

v1.03	22/09/06
内容： フレームメモリとのメモリインターフェースにおいて、温度ドリフト補正機能を調整しました。 CH4 49pin 3.3V 出力が無効になっていた問題を修正しました。 HSYNC 信号が Active の時に VSYNC 信号が遷移した場合でも、1 フレーム中の各ラインの横幅が変動しないよう調整しました。	

v1.05	22/12/09
内容： ターゲット入力部での解像度計測に関して、有効映像の幅と高さの変動を検出するレジスタを追加しました。 DisplayPort 出力部に実装の Color Space Converter のアップデートにより、444 to 422 Downsampler が使用できるようになりました。	

v1.06	23/02/10
内容： DisplayPort 出力部で 444 to 422 Downsampler を使用して YUV422 出力する場合に正しい色合いで出力されない問題を修正しました。	

v1.08	23/03/30
内容： CN11、CN12 コネクタを使用した、複数ボード間の同期映像取り込み機能に対応しました。 CN4 9pin からフレーム同期信号（FSYNC）を出力できるように対応しました。 Embedded Sync(BT. 656) 設定時に、SAV/EAV コードの Field Bit が 0 だけの場合の映像取り込みに対応しました。	

4 バージョンアップ履歴 (Updater モード)

V0.20	22/06/30	対象：SVP-01-U, SVP-01-W, SVP-01-G, SVP-01-V
内容： 初回リリース版		

