

SVP-01-W FPGA のリリースノート

2022/09/26

NetVision

1 概要

この資料では、弊社 SVP-01-W の FPGA (UVC モード、Updater モード) のバージョンアップ内容について記述します。
2022 年以前のバージョンアップ履歴や上記以外の基板については、基板付属 CD-ROM 内のドキュメント等を参照してください。

2 バージョンアップ履歴 (UVC モード)

v1.00	22/06/30
内容：初回リリース版 SVM-03-W の後継機として機能を継承しました。 FPGA と USB のインターフェースについて、Slave FIFO をサポートしました。また、フレームメモリをバッファとして使う設定を追加しました (SVMCtl より "Decimation" 設定を Auto に設定してください)。 これにより、USB のスループットに合わせた調停が行われるため、映像データレートが USB 帯域を超える時でも映像データが転送可能になりました。 FPGA と FX3/SPI-ROM のデータバスの接続関係を調整しました。	

v1.03	22/09/26
内容： フレームメモリとのメモリインターフェースにおいて、温度ドリフト補正機能を調整しました。 GH4 49pin 3.3V 出力が無効になっていた問題を修正しました。 HSYNC 信号が Active の時に VSYNC 信号が遷移した場合でも、1 フレーム中の各ラインの横幅が変動しないよう調整しました。	

3 バージョンアップ履歴 (Updater モード)

V0.20	22/06/30	対象：SVP-01-U, SVP-01-W, SVP-01-G, SVP-01-V
内容： 初回リリース版		